



Politica sui semiconduttori dell'Uttar Pradesh 2024

Dipartimento di IT ed elettronica, governo dell'Uttar Pradesh

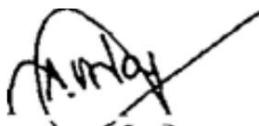
DISTINATION **UTTAR PRADESH**

Invest in BIDA



Contenuti

Preambolo.....	3
Visione e Obiettivo della Politica.....	4
Visione	4
2.2 Obiettivo della Politica.....	4
Governo	4
3.1 Agenzia nodale.....	4
3.2 Unità di attuazione delle politiche (PIU).....	5
3.3 Comitato Autorizzato (CE).....	5
Attuazione delle politiche e copertura	5
4.1 Durata della polizza e copertura.....	5
4.2 Criteri di ammissibilità.....	5
4.3 Termini e Condizioni.	6
5. Approvazione ed esborso	7
5.1 Processo di approvazione.....	7
5.2 Erogazione del sussidio.....	7
6. Incentivi	7
6.1 Incentivi fiscali.....	7
6.2 Incentivi non fiscali	9
7. Processo di candidatura.....	11
Glossario.....	12
9. Abbreviazione.....	16

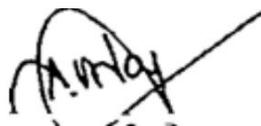
A handwritten signature or mark, possibly 'M. May', written in black ink. It consists of a stylized, cursive script with a long horizontal stroke extending to the right.

1 Preambolo

La produzione di semiconduttori è fondamentale per il progresso moderno in tutti i settori. aumentare l'efficienza di dispositivi come smartphone, computer e apparecchiature mediche. Stimola inoltre l'innovazione nell'intelligenza artificiale, IoT e nell'informatica quantistica. Dal punto di vista economico, alimenta la creazione di posti di lavoro e la crescita attraverso una catena di approvvigionamento complessa, mentre gli investimenti garantiscono la sovranità tecnologica e la competitività globale. In questa era digitale, i semiconduttori guidano l'innovazione. connettività e prosperità.

L'India Semiconductor Mission mira a affermare la nazione come attore globale nel settore dei semiconduttori. Concentrandosi sulla produzione locale, sulla ricerca e sviluppo e sulla riduzione della dipendenza dalle importazioni, la missione promuove l'innovazione e opportunità di lavoro avanzate. Migliorando le infrastrutture, consentendo collaborazioni e coltivando lavoratori qualificati, l'iniziativa fa avanzare l'autonomia tecnologica dell'India e la posizione globale nei semiconduttori e nell'elettronica. Ciò è in linea con le aspirazioni dell'India all'eccellenza digitale e ai contributi sostanziali al panorama globale dei semiconduttori.

In linea con la visione del governo indiano, l'Uttar Pradesh, un'economia in rapida crescita che rappresenta circa il 9% del PIL nazionale, si dedica alla promozione dell'ecosistema dei semiconduttori all'interno dello stato. Questo sforzo è pronto ad accelerare l'espansione della produzione elettronica e dell'innovazione Si armonizza con l'ambizione dello Stato di diventare un'economia da mille miliardi di dollari (USD), allineandosi così con l'obiettivo generale dell'Onorevole Primo Ministro di spingere l'India in un'economia da 5 trilioni di dollari (USD).

A handwritten signature or mark, possibly in Hindi or another South Asian script, located at the bottom center of the page. It consists of a large, stylized character followed by a long horizontal line extending to the right.

Visione e Obiettivo della Politica

2.1 Visione

Stabilire l'Uttar Pradesh come destinazione preferita per l'industria dei semiconduttori offrendo infrastrutture competitive a livello globale e un ambiente politico favorevole per coltivare la produzione di semiconduttori come importante motore di crescita per l'Uttar Pradesh attraverso l'uso efficace di forza qualificata, adattando l'innovazione e le tecnologie emergenti che portano a una sostenibilità a tutto tondo ecosistema contribuendo così alla crescita complessiva dell'economia dello stato e della nazione.

2.2 Obiettivo della Politica

Gli obiettivi chiave della politica di produzione dei semiconduttori dell'Uttar Pradesh sono i seguenti:

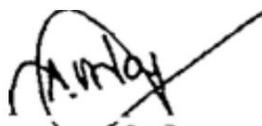
- Creazione di un solido ecosistema di produzione di semiconduttori nell'Uttar Pradesh, pronto a guidare la crescita economica dello Stato, promuovere l'innovazione, generare sostanziali opportunità di lavoro e rafforzare l'autonomia dell'India in un settore strategicamente significativo.
- Sviluppare infrastrutture all'avanguardia dotate di strumenti avanzati di progettazione e test, facilitando gli sforzi di collaborazione tra le startup, aziende e istituzioni educative per sbloccare il loro massimo potenziale.
- Coltivare un ecosistema favoloso di supporto all'interno dello stato, con un focus sul targeting delle imprese e delle start-up di progettazione di chip.
- Stabilire forti collegamenti tra l'industria e il mondo accademico coltivare un pool di talenti qualificati, ottenuto attraverso miglioramenti del curriculum, aggiornamenti regolari della formazione elettronica e la facilitazione di importanti seminari di sviluppo delle competenze attraverso la Missione di sviluppo delle competenze dello stato.
- Aprendo la strada a un ambiente favorevole alla potenziale creazione di unità di fabbricazione nel medio e lungo termine, sottolineando al tempo stesso *un maggiore valore* aggiunto nei processi di progettazione e produzione dei semiconduttori.

3. Governo

3.1 Agenzia nodale

UP Electronics Corporation Limited, un'agenzia nodale del dipartimento di IT ed elettronica, Gov. dell'Uttar Pradesh sarà responsabile del attuazione efficace della Uttar Pradesh Semiconductor Policy 2024.

L'agenzia sarà responsabile della creazione di un ambiente politico favorevole alla crescita sostenuta dell'ecosistema dei semiconduttori nello stato. Mulino agire come uno sportello unico per il coinvolgimento di tutti i soggetti interessati dell'ecosistema. Per gestire le operazioni dello Sportello Unico, Nodal Agency istituirà un'apposita piattaforma L'Unità di gestione dei progetti (PMU) dispone di personale adeguato con professionisti e consulenti esterni per supportare il governo.



3.2 Unità di attuazione delle politiche (PIU)

Un'UIP sotto la presidenza del segretario principale/segretario capo aggiuntivo. Il Dipartimento di IT ed elettronica sarà istituito per supervisionare il lavoro dell'Agenzia Hoda. La PIU sarà responsabile dell'effettiva attuazione della Politica, inclusa la formulazione di raccomandazioni al Comitato abilitato. Il PIU avrà il compito di esaminare e raccomandare le proposte di investimento al Comitato abilitato per la necessaria approvazione.

Questo comitato sarà composto da membri nominati da ACS/PS dal Dipartimento di sviluppo industriale, Dipartimento fiscale statale, Timbro e registrazione, IT ed elettronica. Finanze, Dipartimento Edilizia, Lavoro e, secondo i requisiti, possono includere membri di altri Dipartimenti/Autorità per lo sviluppo industriale, ecc. come e quando richiesto.

3.3 Comitato abilitato {CE}

Verrà istituito un comitato abilitato a livello statale sotto la presidenza del segretario capo per monitorare l'effettiva attuazione della politica. Lo statuto del comitato riguarda l'effettiva attuazione della politica e il coordinamento interdipartimentale rispetto alla tempestiva risoluzione delle questioni degli investitori a tutti i livelli. Tutti i progetti che si applicano nell'ambito della politica saranno soggetti all'approvazione del Gabinetto Onorario sulle raccomandazioni del Comitato Autorizzato.

Questo comitato sarà composto da ACS/PS del Dipartimento di sviluppo industriale, Dipartimento delle imposte statali, IT ed elettronica, Finanza, Pianificazione, Piccole industrie. Tasse commerciali, energia, irrigazione, dipartimento dell'edilizia abitativa, lavoro e, secondo i requisiti, possono includere un segretario capo aggiuntivo/segretario principale di altri dipartimenti/amministratori delegati delle autorità per lo sviluppo industriale, ecc. come e quando richiesto.

Il Comitato abilitato costituito nell'ambito della politica deciderà in merito all'estensione/modifiche della politica.

4. Attuazione e copertura delle politiche

4.1 Durata della Polizza e Copertura

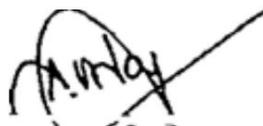
La Policy UP-Semiconductor 2024 è valida per cinque (5) anni dalla data della sua notifica.

La polizza copre tutto lo Stato. L'investimento sarà consentito a partire dalla data di notifica della polizza.

I soggetti che beneficiano del Piano devono impegnarsi a mantenere le proprie attività di produzione commerciale per un minimo di tre anni dalla data di inizio della produzione commerciale dell'intero progetto e sono tenuti a fornire un impegno formale in tal senso.

4.2 Criteri di ammissibilità

Il progetto che è stato qualificato in base a uno dei seguenti schemi di India Semiconductor Mission (ISM) del governo indiano sarà ammissibile ai sensi di questa politica.



- 4.1.1 Schema per la creazione di Fab di semiconduttori in India
- 4.1.2 Schema per la creazione di Display Fab in India
- 4.1.3 Schema per la creazione di impianti di fabbricazione, test, marcatura e imballaggio di semiconduttori composti/sensori fotonici al silicio e di assemblaggio, test, marcatura e imballaggio (ATMP)/ OSAT in India.
- 4.1.4 Qualsiasi altro schema simile modificato o proposto dal Governo dell'India.
- 4.1.5 I progetti approvati nell'ambito degli incentivi legati alla progettazione o relativi ad attività Fab-less non saranno ammissibili ai sensi della presente politica, tuttavia, l'investitore può applicare e usufruire dei vantaggi previsti dalla politica UP IT/ITeS 2022.
- 4.2 Investimento idoneo
 - 4.2.1 Fab di semiconduttori: il sostegno FiSCdI come percentuale del costo del progetto sarà limitato alle attività definite nella sezione 2.12 delle Linee guida emesse per il programma modificato per la creazione di Fab di semiconduttori in India da parte del governo indiano in data 29 maggio 2023, come di volta in volta modificata. (Glossario 8 (ii))
 - 4.2.2 Display Fab: il sostegno fiscale come percentuale del costo del progetto sarà limitato alle attività definite nella sezione 2.12 delle Linee guida per lo schema modificato per l'allestimento di Display Fab in India del Meity, governo indiano del 29 maggio 2023, come modificato di volta in volta. (Glossario 6 (ii))
 - 4.2.3 ATMP/OSAT: il sostegno fiscale come percentuale della spesa in conto capitale sarà limitato alle attività definite nella sezione 2.1.1 delle Linee guida per lo schema modificato per l'installazione di strutture ATMP/OSAT in India da parte del Meity, governo indiano, del 30 giugno 2023, come di volta in volta modificato. (Glossario 8 (iii))

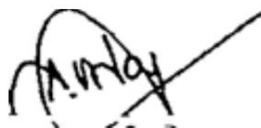
Termini & Condizioni

Questa politica non può essere combinata con qualsiasi altra politica/programma dello Stato. Tuttavia, con gli schemi/le politiche del governo indiano, sarà consentita la concordanza. Tutti gli incentivi specificati nella presente politica possono essere utilizzati in aggiunta agli incentivi disponibili nell'ambito di qualsiasi programma/politica del governo indiano. Gli incentivi/sussidi offerti dal governo saranno soggetti a un massimale complessivo pari al 100,1 del costo totale ammissibile del progetto approvato dal governo indiano.

Spese in conto capitale o investimenti già contabilizzati nel costo del progetto proposto nell'ambito dello schema modificato per la creazione di varie strutture relative ai semiconduttori. comprese le schede dei semiconduttori. Fab di display, semiconduttori composti/fabbrica di sensori fotonici al silicio, assemblaggio, test, marling e imballaggio di semiconduttori (ATMP). Strutture OSAT e *programmi* governativi simili modificati o proposti, come da notifiche CG-DL-E-04 102022-239339 da(ed 04.

10.2022, CG-DL-E-06102022-239340

del 04. 10.2022 e CG-DL-E-10062023-246449 del 09.06.2023, avranno diritto solo al sussidio in conto capitale e non ad altri benefici delineati nella polizza.



4. Approvazione ed erogazione

4.1 Processo di approvazione:

Proposte presentate per iniziative che comprendono Semiconductor fab, Display *Fabrication*, Compound Semiconductors. Fab. Silicon Photonics (SiPh), sensori (inclusi MEMS). Fab di semiconduttori discreti e impianto di assemblaggio, test, marcatura e imballaggio di semiconduttori (ATMP)/impianto di assemblaggio e test di semiconduttori in outsourcing (OSAT) in India, che sono stati approvati dal governo indiano dell'India Semiconductor Mission (ISM) e sono in fase di perseguito nello stato dell'Uttar Pradesh, sarà inviato per l'approvazione del Gabinetto dello Stato. L'approvazione del Gabinetto dello Stato Onorario sarà condotta sulla base delle raccomandazioni fornite dal Comitato Autorizzato.

- Processo di approvazione con GoUP: le proposte che sono state approvate dall'India Semiconductor Mission, governo indiano. e che cercano di creare strutture per semiconduttori (come definito in 4.2.1, 4.2.8 e 4.2.3j nell'Uttar Pradesh riceveranno LOC a condizione che l'incentivo approvato non superi 100% del totale del progetto ammissibile il costo approvato dall'ISM e la LoC emessa entreranno in vigore solo dopo l'approvazione della proposta da parte del governo indiano.
 - Il richiedente deve presentare domanda contemporaneamente ai sensi della UP-Semiconductor Policy 2024 presentando proposte all'India Semiconductor Mission

4.2 Erogazione del sussidio

L'incentivo di capitale, che si aggiunge a quello previsto dal governo indiano. verrà erogato solo una volta che il governo indiano rilascerà la sua quota all'investitore e l'erogazione avverrà in modalità Pari Passu.

Tutti gli altri incentivi fiscali. a parte il sussidio in conto capitale, lo sconto sul costo del terreno e l'esenzione dalle tasse di bollo e di registrazione previste nella polizza, saranno ammissibili all'inizio della produzione commerciale.

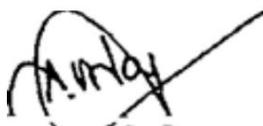
6 Incentivi

Gli incentivi finanziari offerti nell'ambito di questa politica vanno oltre gli incentivi forniti dal governo indiano. Tuttavia, gli incentivi richiesti da un'unità provengono da tutte le fonti, compresi gli incentivi concessi dal governo indiano, salvo diversa indicazione nella polizza. non dovrà essere superiore a 100% del costo ammissibile del progetto (come definito nella clausola 4.3 della presente politica).

6.1 Incentivi fiscali

6.1.1 Sovvenzione in conto capitale: 50 anni della sovvenzione in conto capitale approvata dal GOI. Questo vantaggio sarà erogato in conformità con i benefici forniti dal governo indiano in modalità Pari-Passu.

6.1.2 Sussidiario di interessi: un contributo in conto interessi del 5% annuo (sul tasso di interesse) per le unità con investimenti fino a INR 200 Cr sul prestito ottenuto da banche/istituti finanziari programmati sarà rimborsato fino ad un massimo di INR 1 Cr all'anno per unità per 7 anni (massimo INR 7 Cr per unità)



D. Il sussidio sarà erogato in rate da 50 all'approvazione del progetto, il successivo 25% dopo 3 anni dall'approvazione e l'ultimo 25% al raggiungimento dei risultati impegnati in 5 anni.

6.1.1 Centro di Eccellenza (CoE):

La politica prevede la creazione di infrastrutture di livello mondiale sotto forma di Centri di Eccellenza (CoE) per promuovere la ricerca e l'innovazione nel settore dei semiconduttori. La politica mira a istituire Centri di Eccellenza in collaborazione con rinomate istituzioni accademiche e/o associazioni di settore/industria o qualsiasi altro ente governativo/privato. Fino al 50% del costo totale del progetto CoE (soggetto a un massimo di 10 Cr.) sarà a carico del governo dell'UP

L'azienda dovrà considerare solo un'opzione tra i paragrafi 6.1.9 o 6.1.10, ovvero può avvalersi del sussidio per la creazione di un centro di ricerca e sviluppo o di un centro di eccellenza

6.1.2 Rimborso delle tasse di registrazione dei brevetti: .

Le tasse di registrazione del brevetto saranno rimborsate (una tantum) al tasso di 75% delle spese soggette a un massimo di Rs 10 lakh per l'acquisizione di brevetti nazionali e soggette a un massimo di Rs 20 lakh per l'acquisizione di brevetti internazionali in un'unica soluzione.

6.1.3 Edilizia industriale:

Il 10% del costo di sviluppo degli alloggi/dormitori dei lavoratori e delle relative strutture collettive entro un raggio di 10 km dai locali dell'unità o 10 crore di INR, a seconda di quale sia inferiore, sarà fornito in 7 rate annuali uguali.

6.2 Incentivi non fiscali

6.2.1 Infrastrutture mission-critical: l'industria dei semiconduttori nello stato sarà classificata ai sensi della legge sui servizi essenziali e sulla manutenzione (ESMA) come fornitore di servizi essenziali.

6.2.2 Approvvigionamento idrico: governo statale garantirà la fornitura di acqua alle unità di semiconduttori nel sito del progetto.

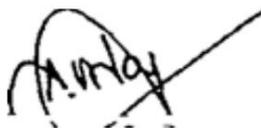
6.2.3 L'unità dovrà essere autorizzata a ricevere energia attraverso l'accesso aperto.

6.2.4 All'unità sarà fornito il power bank per l'energia rinnovabile/verde, che sarà regolato secondo le linee guida ERC dello Stato delle Commissioni di regolamentazione dell'elettricità.

6.2.5

6.2.6 Il governo garantirà una ridondanza sufficiente nella rete elettrica per garantire un'alimentazione elettrica affidabile per il funzionamento senza interruzioni dei progetti FAB.

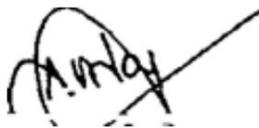
6.2.6 Disposizione di non disturbo: al fine di garantire la continuità aziendale. una volta che lo sviluppatore avrà completato l'investimento e ottenuto il certificato di completamento dalla rispettiva Autorità e avrà completamente pagato il canone di locazione, l'approvazione dell'Board of Authority sarà un prerequisito per l'annullamento dell'atto di locazione in caso di violazione da parte di tali unità di semiconduttori dell'Autorità norme/statuti.



6.2.7 Operazioni su tre turni: alle unità di semiconduttori sarà consentito operare 24 ore su 24, 7 giorni su 7 e impiegare donne in tutti e tre i turni, a condizione che le unità adottino le precauzioni necessarie rispetto alla sicurezza delle lavoratrici.

6.2.8 Autocertificazioni: le unità a semiconduttore sono esentate dalle ispezioni ai sensi dei seguenti atti e norme ivi previsti, salvo ispezioni derivanti da reclami specifici. Tali unità sono autorizzate a depositare autocertificazioni, nei formati previsti:

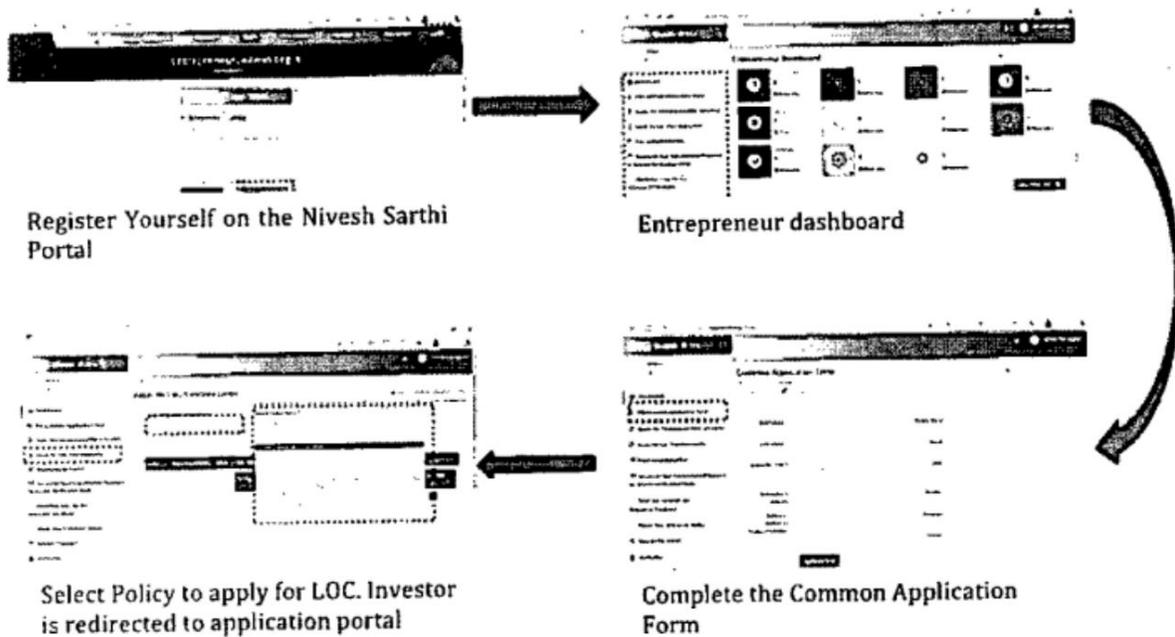
- La legge sulle fabbriche
- La legge sull'indennità di maternità
- La legge sui negozi e gli stabilimenti
- La legge sul lavoro a contratto (regolamentazione e abolizione)
- La legge sul pagamento dei salari
- La legge sui salari minimi

A handwritten signature in black ink, appearing to be 'A. M. L.', with a long horizontal line extending to the right from the end of the signature.

7. Processo di candidatura

Nivesh Mitra, il portale a finestra unica dell'Uttar Pradesh (<https://niveshmifra.up.nic.in/>), è una piattaforma online all-in-one che semplifica i processi aziendali. Consente applicazioni online, caricamenti di documenti, pagamenti di commissioni, monitoraggio dello stato in tempo reale e NOC con firma digitale. Gestisce il rilascio di autorizzazioni, licenze, LOC e NOC essenziali per la pre-istituzione, la pre-operazione, i rinnovi e i certificati aggiuntivi necessari per avviare e gestire attività nello stato dell'Uttar Pradesh.

I candidati devono utilizzare il portale Nivesh Mitra per presentare le loro proposte, che li guiderà poi al sistema di gestione degli incentivi online. Qui verrebbero tenuti a presentare i dettagli essenziali della proposta e i documenti relativi al progetto, a richiedere una lettera di conforto (LOC) al dipartimento di IT ed elettronica ai sensi della politica UP-Semiconductor 2024.



Amit

8. Glossario

Produzione di semiconduttori: il processo di creazione di dispositivi a semiconduttore utilizzati in vari prodotti elettronici.

io. Investimento di capitale ammissibile per la creazione di Fab di semiconduttori e display: come descritto nella sezione 2.12 delle Linee guida per lo schema modificato per la creazione di Fab di semiconduttori (notifica numero CG-DL-E-06102022-239339) e Linee guida per lo schema modificato per la creazione di Fab Display Fab (numero di notifica CG-DL-E-06102022-239340) File n. W-38/21/2022/PHW del 29.05.2022

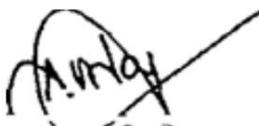
Il costo del progetto includerà le spese in conto capitale/gli investimenti

- Terreni, fabbricati, impianti, macchinari, camere bianche, attrezzature. e utenze associate
- Ricerca e Sviluppo Trasferimento tecnologico
- Altri costi rilevanti quali interessi durante la costruzione e costi di assicurazione

iii. Investimento di capitale ammissibile per la creazione di semiconduttori composti/fotonica del silicio/fab di sensori/fab di semiconduttori discreti e ATMP e OSAT di semiconduttori: come descritto nella sezione 2.1 1 delle linee guida per lo schema modificato per la creazione di semiconduttori composti/fotonica di silicio/sensori fad/discreti Gli stabilimenti di semiconduttori Fab e assemblaggio, test, marcatura e imballaggio (ATMP)/assemblaggio e test di semiconduttori in outsourcing (OSAT) in India (di seguito denominati "Schema") sono stati notificati tramite notifica n. CG-OL-E- 06102022- 239341 del 04.10.2022 e smi vide Notifica n. CG-DL-E- 100620Z3-

246449 del 09.06.2023, File n. W-38/2 1/2022/IPHW del 30.06.2023

- Spese in conto capitale/investimenti sostenuti per edifici, impianti e macchinari. Pulito
- locali, Attrezzature e Utenze Associate
- Spese in conto capitale/investimenti sostenuti per la ricerca e Sviluppo ((R&S)
- Spese di capitale/investimenti relativi al trasferimento di tecnologia (ToT) Accordi



- La spesa sostenuta sul terreno necessario per il progetto/l'unità non sarà considerata ai fini del calcolo delle spese in conto capitale/degli investimenti ammissibili nell'ambito del Piano.

Missione India Semiconductor (ISM): Missione Indiana Semiconductor iv. (ISM) all'interno della Digital India Corporation, Ministero dell'elettronica e dell'informatica (MeitY), governo indiano è l'autorità nodale per l'implementazione del programma/programma modificato per lo sviluppo di semiconduttori e dell'ecosistema di produzione di display.

ln. Agenzia nodale: la principale organizzazione governativa responsabile della supervisione del attuazione della politica dei semiconduttori nell'Uttar Pradesh.

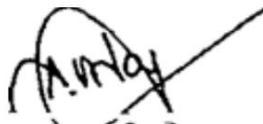
vi. Unità di attuazione delle politiche (PIU): un'unità specializzata presieduta dal segretario principale/segretario capo aggiuntivo; Dipartimento di IT ed elettronica responsabile della supervisione del lavoro dell'Agenzia Nodal.

vii. Comitato autorizzato (CE): comitato a livello di livello presieduto dal segretario capo, responsabile del monitoraggio dell'attuazione delle politiche e del coordinamento interdipartimentale.

viii. Lo schema modificato per le fabbriche di semiconduttori in India è stato notificato dal Ministero dell'elettronica e dell'informatica (Meit YN il 4 ottobre 2022, tramite il numero di notifica sulla gazzetta CG-DL-E-04102022-239339.

Lo schema modificato prevede un sostegno fiscale da parte della SOA per i costi del progetto di creazione di fabbriche di semiconduttori in India. Il costo del progetto comprende il costo del terreno, del fabbricato, degli impianti, dei macchinari, delle attrezzature e delle utenze associate. Il sostegno fiscale sarà fornito su base pari-passu dopo l'approvazione della domanda, secondo i termini e le condizioni stabiliti nelle linee guida del regime e nella lettera di approvazione.

ix. Lo schema modificato per i Display Fab in India è stato notificato dal Ministero dell'elettronica e dell'informatica (Meit Y) il 4 ottobre 2022, tramite il numero di notifica sulla gazzetta CG-DL-E-04102022-239340. Lo schema modificato fornisce un sostegno fiscale pari a 50 g del costo del progetto per la creazione di fabbriche espositive in India. Il costo del progetto comprende (il costo del terreno, dell'edificio, degli impianti, dei macchinari, delle attrezzature e delle spese accessorie).

A handwritten signature in black ink, appearing to be 'A. M. Dey', with a long horizontal stroke extending to the right.

utilità. Il sostegno fiscale sarà fornito su base pari-passu dopo l'approvazione della domanda, secondo i termini e le condizioni stabiliti nelle linee guida del regime e nella lettera di approvazione.

X. Lo schema modificato per semiconduttori composti e strutture ATMP in India è stato notificato dal Ministero dell'elettronica e della tecnologia dell'informazione (MeitY) il 4 ottobre 2022, tramite il numero di notifica sulla gazzetta CG DL-E-06102022-239341. Lo schema modificato per i semiconduttori composti e gli impianti ATMP in India ha fornito un sostegno fiscale pari a 50 della spesa in conto capitale per la realizzazione di semiconduttori composti/fotonica del silicio/fabbricazione di sensori/fabbricazione di semiconduttori discreti e assemblaggio, test, marcatura e imballaggio di semiconduttori (ATMPJ/semiconduttori in outsourcing strutture di assemblaggio e test (OSAT) in India.

Semiconduttori composti: materiali semiconduttori formati da due o più elementi appartenenti a gruppi diversi nella tavola periodica.

Fabbricazione di display: il processo di produzione di display utilizzati in elettronica

dispositivi.

Ecosistema Fabless: un ecosistema incentrato sulla progettazione e sullo sviluppo di chip semiconduttori senza strutture di fabbricazione interne.

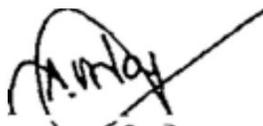
Lettera di conforto (LoC): uno strumento finanziario utilizzato per fornire garanzia a una parte che l'emittente adempirà ai propri obblighi.

xv. Pari Passu: il pagamento pro rata da parte dell'Agenzia Nodale verrà rilasciato dopo che la quota corrispondente sarà mobilitata dal richiedente/Società di progetto insieme ad altri

xvi. Disposizione di non disturbo: clausola che garantisce la continuità aziendale richiedendo l'approvazione del consiglio per l'annullamento del contratto di locazione a causa di violazioni delle politiche.

xvii. Struttura OSAT (Outsourcing Semiconductor Assembly and Test): una struttura che fornisce servizi di confezionamento e test di semiconduttori.

xviii. Fabbricazione di semiconduttori (FAB): il processo di creazione di dispositivi a semiconduttore. noto anche come produzione di semiconduttori.

A handwritten signature in black ink, appearing to be 'A. M. Jay', with a long horizontal stroke extending to the right.

xix. Fotonica dei semiconduttori: branca della tecnologia dei semiconduttori correlata all'uso di fotoni (particelle luminose) per l'elaborazione e la trasmissione delle informazioni.

xx. Zona economica speciale (SEZ): un'area designata in cui le leggi sugli affari e sul commercio sono diverse dal resto del paese per attrarre investimenti e promuovere le esportazioni.

XXi Sussidio in conto capitale: assistenza finanziaria fornita dal governo per ridurre i costi di capitale sostenuti dai progetti di produzione di semiconduttori.

xxii Imposta di bollo: tassa imposta sui documenti legali, in particolare quelli relativi all'acquisto o alla locazione di terreni.

xxiii. Sussidio energetico: un incentivo finanziario che riduce il costo dell'elettricità per le unità di produzione di semiconduttori.

xxiv. Imposta sull'elettricità: tassa sul consumo di energia elettrica.

xxv. Doppia rete di alimentazione: un'infrastruttura di alimentazione ridondante per garantire alimentazione ininterrotta alle fabbriche di semiconduttori.

xxvi. Spese di trasmissione e di trasporto: costi associati alla trasmissione e distribuzione dell'energia elettrica.

xxvii. Legge sui servizi essenziali e sulla manutenzione fESMA7: legislazione che ne designa alcuni

industrie o servizi essenziali, garantendone il funzionamento ininterrotto.

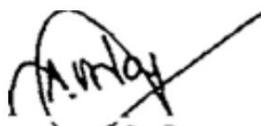
XXViii. Accesso aperto: la possibilità per le unità di acquistare elettricità direttamente dalla rete o da altri fornitori.

XXIX. Power Banking: la capacità di immagazzinare l'energia rinnovabile in eccesso e di utilizzarla quando necessario.

xxx. Base caso per caso: decisioni prese individualmente in base a circostanze specifiche.

xxxi. Autocertificazione: il processo attraverso il quale le unità possono dichiarare la conformità a determinate leggi sul lavoro senza la necessità di ispezioni esterne.

xxxii. Banche/Istituti finanziari: verranno prese in considerazione tutte le banche previste. Verranno prese in considerazione tutte le istituzioni finanziarie regolamentate e approvate dalla Reserve Bank of India.

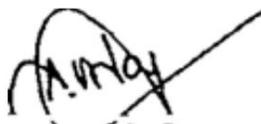
A handwritten signature or mark, possibly a stylized name or initials, written in black ink. It appears to be a signature over a line, possibly indicating approval or completion of the document.

9. Abbreviazioni

- AI - Intelligenza Artificiale
- ATMP - Assemblaggio, Collaudo, Marcatura e Imballaggio
- CE – Comitato abilitato
- EMC – Distretto di produzione elettronica
- ESDM - Progettazione Sistemi Elettronici & Produzione
- FCI - Investimenti in capitale fisso
- GOI – Governo dell'India
- IoT – Internet delle cose
- IT - Tecnologia dell'informazione
- ISM - Missione Semiconduttori in India
- MeitY - Ministero dell'Elettronica e dell'Informazione
- OSAT - Test di assemblaggio in outsourcing
- PIU - Unità di Attuazione del Progetto
- PMU - Unità di gestione del progetto
- SEZ – Zona Economica Speciale

DISCLAIMER

Questo documento "Uttar Pradesh Semiconductor Policy 2024" è stato tradotto dall'hindi originale esclusivamente per facilitare gli utenti non hindi e per una portata più ampia. Sebbene sia stata prestata la massima attenzione per garantire l'accuratezza della traduzione, in caso di differenze nell'interpretazione delle disposizioni qui fornite, prevarrà la versione hindi pubblicata sulla Gazzetta Ufficiale "originale".

A handwritten signature in black ink, appearing to be 'A. M. Singh', with a long horizontal line extending to the right.